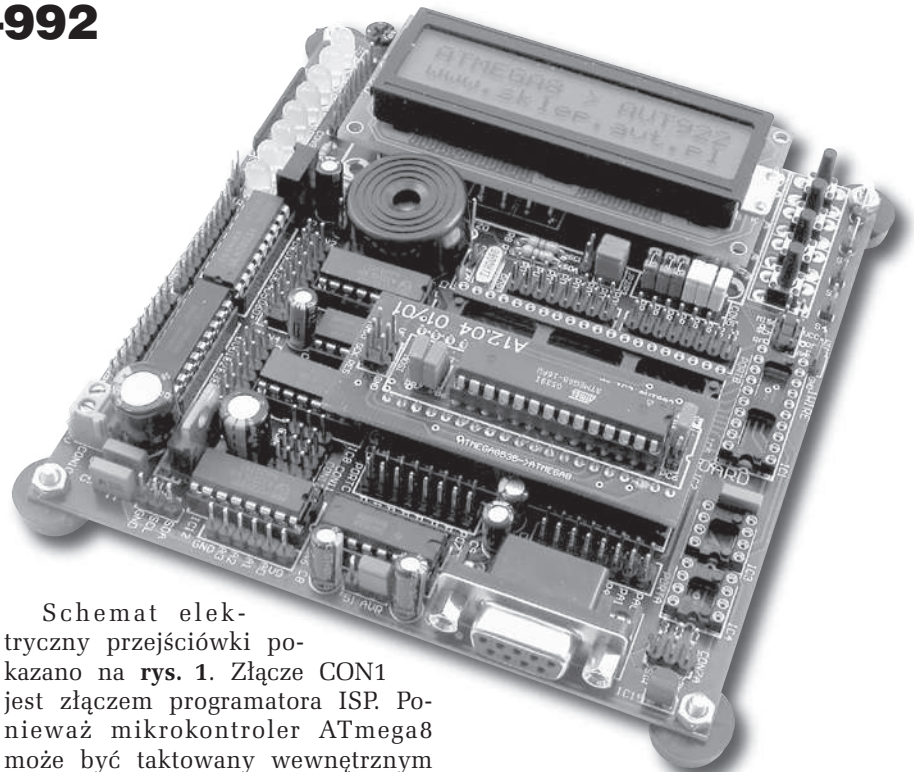


Wspólną cechą układów opisywanych w dziale „Miniprojekty” jest łatwość ich praktycznej realizacji. Zmontowanie układu nie zabiera zwykle więcej niż dwa, trzy kwadransy, a można go uruchomić w ciągu kilkunastu minut.

Układy z „Miniprojektów” mogą być skomplikowane funkcjonalnie, lecz łatwe w montażu i uruchamianiu, gdyż ich złożoność i inteligencja jest zawarta w układach scalonych. Wszystkie układy opisywane w tym dziale są wykonywane i baane w laboratorium AVT. Większość z nich znajduje się w ofercie kitów AVT, w wyodrębnionej serii „Miniprojekty” o numeracji zaczynającej się od 1000.

## ATmega8 w AVT-992

Projekt opracowano z myślą o użytkownikach płytki testowej AVT992 pragnących rozszerzyć jej możliwości. Reduktor – przejściówka umożliwia umieszczenie mikrokontrolera ATmega 8 w podstawie przeznaczony dla AT90S8535 i jego odpowiedników.



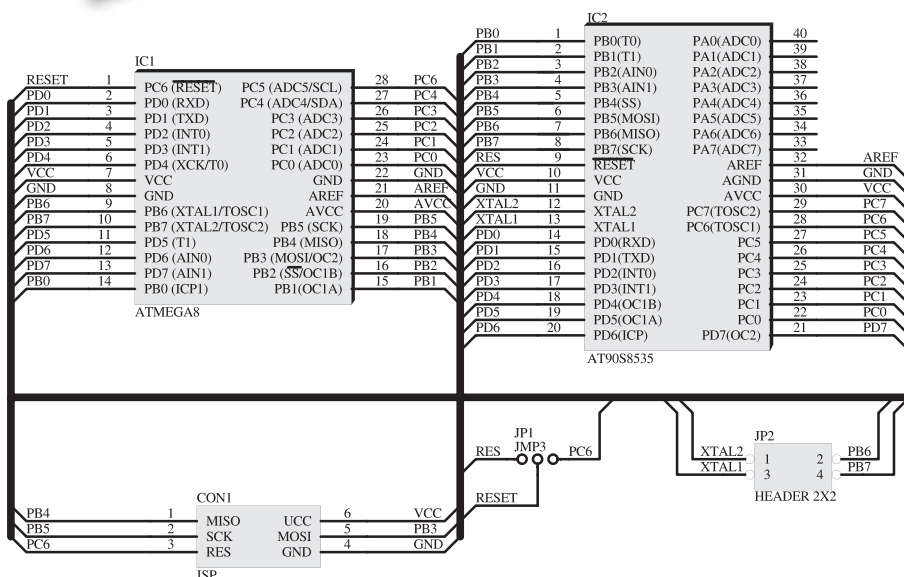
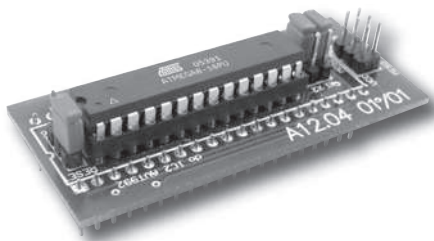
Schemat elektryczny przejściówki pokazano na rys. 1. Złącze CON1 jest złączem programatora ISP. Ponieważ mikrokontroler ATmega8 może być taktowany wewnętrznym sygnałem zegarowym lub z zastosowaniem zewnętrznego rezonatora kwarcowego, na płytce umieszczono zworkę JP2 umożliwiającą dołączenie rezonatora do wyprowadzeń PB6 i PB7 procesora. Zworka JP1 umożliwia dołączenie zewnętrznego obwodu zerującego do mikrokontrolera bądź do portu PC6 na płytce testowej. Aby nie ograniczać dostępu do wyjść portu A i C na płytce

testowej warto zastosować dodatkową podstawkę pod IC2 na płytce AVT992.

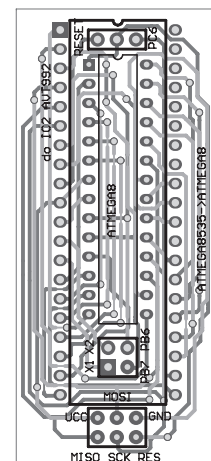
### GB

#### WYKAZ ELEMENTÓW

- IC1: Atmega 8
- CON1: goldpin 2x3
- JP1: goldpin 1x3
- JP2: goldpin 2x2
- Podstawka DIL28
- Podstawka DIL40
- Listwa goldpin precyzyjna SIP40



Rys. 1.



Rys. 2.