

Programator do układów CyClocks



CYPRESS
SEMICONDUCTOR
CORPORATION

Programowane
dzielniki
częstotliwości firmy
Cypress opisaliśmy
w poprzednim
numerze EP.
W międzyczasie
otrzymaliśmy do testów
specjalizowany
programator - także
opracowany przez inżynierów
firmy Cypress we współpracy
z firmą HiLo - umożliwiającą
programowanie pięciu typów
układów z rodziny CyClocks.

Oferowany przez firmę Cypress zestaw CY3670FTG jest narzędziem niezbędnym dla konstruktorów, którzy zamierzają wykorzystywać w swoich opracowaniach programowane dzielniki częstotliwości serii Cy-

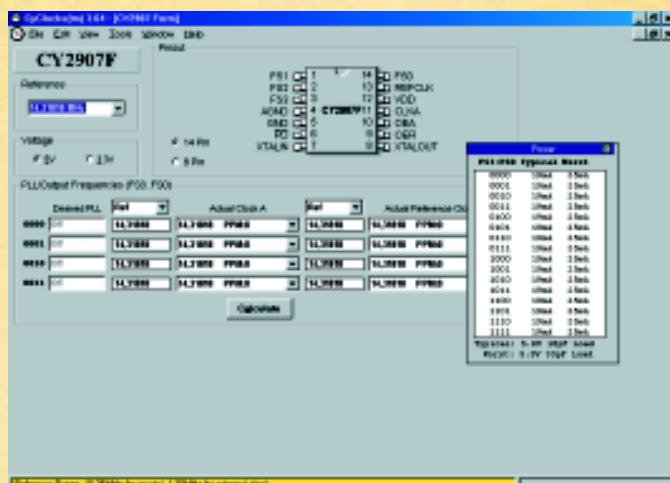
Clocks. Podstawowymi elementami prezentowanego zestawu są: niewielki, bardzo estetycznie wykonany programator oraz dwa adaptery z precyzyjnymi podstawkami ZIF, za pomocą których można programo-

wać układy CY2292F oraz CY2071AF w miniaturowych obudowach SOP.

Tu trafiamy na poważną wadę prezentowanego zestawu: praktycznie każdy układ z serii CyClocks wymaga do programowania zastosowania indywidualnego adaptera o stosunkowo skomplikowanej konstrukcji. W przypadku korzystania z innych niż wymienione układy CyClocks, trzeba

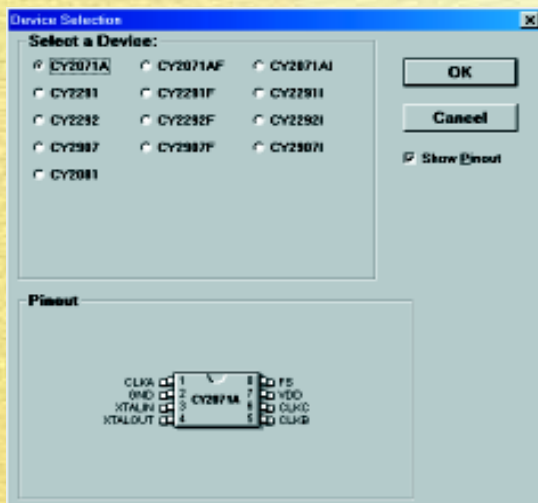
W skład zestawu CY3670FTG wchodzi:

- ♦ programator,
- ♦ adaptory CY3095, CY3096,
- ♦ zasilacz sieciowy 110/220VAC (niestety w wersji amerykańskiej!),
- ♦ płyta CD-ROM z oprogramowaniem i notami katalogowymi,
- ♦ kabel RS232,
- ♦ po 10 szt. próbek układów CY2292F/CY2071AF,
- ♦ skrócowa dokumentacja zestawu (kopia kserograficzna).



Rys. 1.



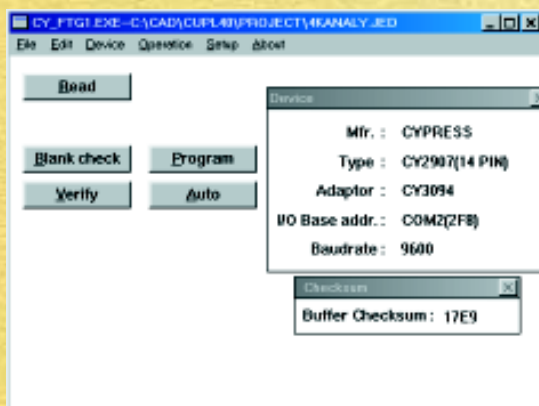


Rys. 2.

dokupić kolejne adaptory, co stwarza sytuację niezbyt komfortową dla projektanta, zwłaszcza lubiącego eksperymenty. Równie niesympatyczną niespodzianką jest zasilacz standardowo wchodzący w skład zestawu: jest to zasilacz wtyczkowy z końcówkami zgodnymi ze standardem amerykańskim,

przez co do jego wykorzystania jest niezbędny specjalny konwerter.

Znacznie lepiej jest dopracowane oprogramowanie narzędziowe dołączone do zestawu. Automatyzację konfiguracji układów CyClocks umożliwia prosty w obsłudze program, także nazwany CyClocks, który

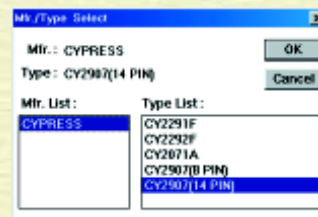


Rys. 3.

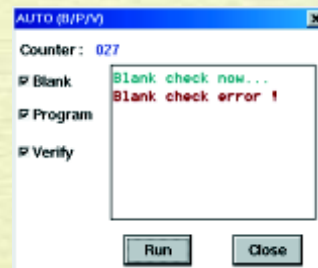
cały proces projektowania sprowadza do wskazywania odpowiednich opcji w menu konfiguracyjnym (rys. 1). Program CyClocks umożliwia projektowanie konfiguracji dla wszystkich układów (rys. 2), a wynikiem pracy programu jest plik w formacie JEDEC zawierający binarny opis konfiguracji.

Z programatorem współpracuje prosty w obsłudze i wizualnie bardzo nieefektywny (rys. 3) program sterujący CY_FTG, przystosowany do współpracy z Windows 95/98/NT. Po załadowaniu do bufora pliku JEDEC i wybraniu układu docelowego (rys. 4) można ustalić, jakie czynności programator będzie wykonywał w każdym cyklu programowania (rys. 5). Program CY_FTG wyposażono w edytor plików JEDEC (rys. 6), którego możliwości są stosunkowo duże - program wylicza m.in. sumę kontrolną edytowanego pliku.

Zestaw CY3670FTG jest niezastąpionym narzędziem dla wszystkich konstruktorów pragnących z bliska poznać możliwości układów CyClocks. Szkoda, że projektanci programatora nie przewidzieli możliwości programowa-



Rys. 4.

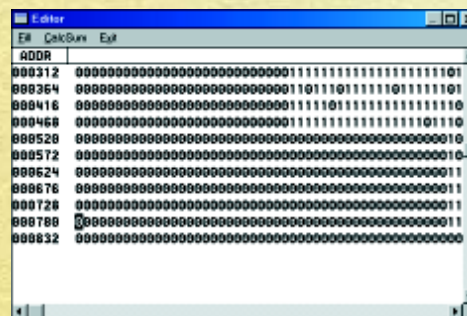


Rys. 5.

nia za jego pomocą wszystkich układów serii CyClocks, ponieważ koszty wyposażenia laboratorium w komplet adapterów są wysokie.

Tomasz Jakubiak, AVT

Prezentowany w artykule zestaw udostępniła redakcji firma Future, tel. (0-22) 618-92-02, www.future.com.pl.



Rys. 6.