

WebASIC



ASIC prawie za darmo

Na temat WebASICów, czyli bezpłatnych próbek układów programowalnych wykonanych na zamówienie, pisaliśmy dość szczegółowo w EP1/2000. Temat ten cieszy się jednak tak dużym powodzeniem wśród naszych Czytelników, że postanowiliśmy do niego wrócić.

Ważną okazją usprawiedliwiającą nasz powrót do tematu są nowe możliwości, oferowane przez firmę Quick Logic w ramach programu WebASIC. Rozpocznijmy od krótkiego przypomnienia idei WebASICów.

Co to jest WebASIC?

Firma Quick Logic jest producentem kilku rodzin układów programowalnych, wykonywanych w charakterystycznej technologii *antifuse*, która zapewnia układom dużą szybkość pracy. Niestety raz zaprogramowane układy nie mogą być programowane ponownie, co w praktyce nieco utrudnia (przede wszystkim ze względu na koszt) wykonywanie prototypów.

Quick Logic wyszedł naprzeciw potrzebom konstruktorów, umożliwiając w ramach programu WebASIC dostęp do bezpłatnych próbek produkowanych przez siebie układów i to wraz z ich programowaniem! Tak więc, dzięki inicjatywie QL, konstruktor opracowujący urządzenie z układami tej firmy nie musi kupować kosztownego programatora, co jest zazwyczaj także niebagatelnym

kosztem. Także narzędzie projektowe jest udostępniane przez producenta bezpłatnie, można je ściągnąć z internetowej strony www.quicklogic.com.

Jak łatwo oszacować, łączny rachunek za wykonane próbki wynosi dokładnie zero, przy czym w przedstawionych kosztach nie uwzględniłem ceny połączenia modemowego, które - ze względu na znaczną długość pliku z programem *QuickWorks Lite*.

WebASICowe nowości

Przedstawiona przez nas w styczniu droga „zdobycia” pakietu narzędziowego została przez firmę Quick Logic uszczelniona, co oznacza, że przed dołączeniem do grona konstruktorów uczestniczących w projekcie należy się zarejestrować, wypełniając prosty formularz. Najłatwiej rozpocząć od wskazania myszką na głównej stronie linku „Free devices” lub „WebASIC” (rys. 1), który przenosi nas do świata najtańszych (prawie)ASICów na świecie.

Na początkujących czeka krótka instrukcja (rys. 2), w której szczegółowo opisano trzy pod-

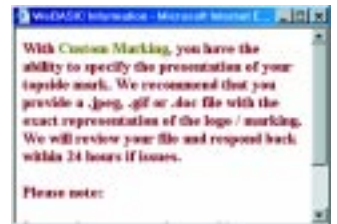


Rys. 2.

stawowe punkty programu WebASIC, będące istotną nowością w stosunku do jego wersji styczniowej. Pokróćce je omówimy.

♦ *WebASIC* jest funkcjonalną kopią poprzedniej wersji programu. Za jego pomocą można ściągnąć program *QuickWorks Lite* oraz zamówić pierwsze próbne wersje projektowanych układów.

♦ *Web-First-Article* rozszerza możliwości projektanta, który zakończył fazę projektowania. W tej części programu *WebASIC* można uściślić docelowe wymagania projektowanych układów, a także zamówić własny nadruk na nich (rys. 3)! Aby taki nadruk uzyskać, należy wysłać do producenta



Rys. 3.

jego projekt graficzny lub żądany tekst. W ramach tej części programu *WebASIC* dostępne są także bezpłatne próbki zamawianych układów, lecz - co oczywiste - zamiarem producenta jest docelowo ich sprzedaż w większych liczbach, co powoduje, że kwalifikacja



Rys. 1.



Rys. 4.



Rys. 5.



Rys. 6.

projektów do realizacji na tym etapie jest dość ścisła.

- ♦ *Web-CS-Change* spełnia rolę szybkiego interfejsu pomiędzy projektantem i producentem układów, dzięki czemu jest możliwa błyskawiczna modyfikacja układów wykonywanych seryjnie na zamówienie.

Niezależnie od wybranej na tym etapie opcji przeglądarka poprosi o hasło dostępowe i nazwę użytkownika (rys. 4), które to dane należało wcześniej podać

w kwestionariuszu. Od tej chwili poruszamy się już po własnych „zakątkach” serwisu WWW (rys. 5), w ramach którego można zamawiać kolejne próbki, modyfikować zawartość kwestionariusza, spróbować „podejścia” do układów z własnym nadrukiem, zmieniać ich obudowę, itd.

Co nam daje WebASIC?

Quick Logic ze względu na stosowanie niezbyt nowoczesnej (bo uniemożliwiającej wielokrot-

ne programowanie struktur) technologii programowania matryc FPGA i CPLD, uruchamiając program *WebASIC* spowodował, że stała się ona dostępna także dla projektantów, którzy nie chcą inwestować w kosztowne zaplecze narzędziowe. Jak pokazały moje doświadczenia, firma Quick Logic poważnie podchodzi do obietnic zamieszczanych na firmowym WWW i wykonała na potrzeby redakcji wszystkie (tzn. dwa) zamówienia, jakie zostały

złożone poprzez internetowe formularze. Gorąco więc polecam ten oryginalny i stosunkowo niedrogi sposób poznawania układów PLD i ich nadzwyczajnych możliwości.

Piotr Zbysiński, AVT
piotr.zbysinski@ep.com.pl

Na płycie CD-EP10/2000 publikujemy katalog układów firmy QuickLogic, upgrade pakietu QuickWorks Lite do wersji 8.22 oraz prezentację jego możliwości.