**Listing 1. Sposób konfigurowania Timera1 dla potrzeb generowania przebiegów o określonej częstotliwości**

//Tablica przechowująca wartości OCR1A odpowiadające częstotliwościom poszczególnych strun

const uint16\_t Tones**[]** PROGMEM **=** **{**22365**,** 16755**,** 12552**,** 9403**,** 7463**,** 5590**};**

//Konfigurowanie Timera1 dla generowania przebiegu na wyjściu OC1A

TCCR1A **=** **(**1**<<**COM1A0**);** //Zmiana stanu OC1A przy porównaniu

TCCR1B **=** **(**1**<<**WGM12**)|(**1**<<**CS10**);** //Tryb CTC, Preskaler = 1

OCR1A **=** 22365**;** //Na starcie ustawiamy częstotliwość struny E

DDRA **|=** **(**1**<<**PA6**);** //Port OC1A, jako port wyjściowy

**Listing 2. Kod odpowiedzialny za minimalizowanie zużycia energii urządzenia**

//Redukcja poboru mocy poprzez wyłączenie nieużywanych peryferiów

PRR **=** **(**1**<<**PRTIM0**)|(**1**<<**PRUSI**)|(**1**<<**PRADC**);** //Timer0, Universal Serial Interface, ADC

ACSR **=** **(**1**<<**ACD**);** //Wyłączenie komparatora analogowego

//Nieużywany port, jako wyjściowy ze stanem 0

DDRB **|=** **(**1**<<**PB3**);**

**Listing 3. Kod odpowiedzialny za uśpienie mikrokontrolera**

set\_sleep\_mode**(**SLEEP\_MODE\_PWR\_DOWN**);** //Ustawienie rodzaju trybu uśpienia

sleep\_enable**();** //Aktywacja możliwości uśpienia mikrokontrolera

sei**();** //Zezwolenie na obsługę przerwań (w celu późniejszego wybudzenia mikrokontrolera)

sleep\_cpu**();** //Uśpienie mikrokontrolera

sleep\_disable**();** //Dezaktywacja możliwości uśpienia mikrokontrolera